# **EUROPEAN PATENT OFFICE**

# **Patent Abstracts of Japan**

PUBLICATION NUMBER

01244630

**PUBLICATION DATE** 

29-09-89

APPLICATION DATE

26-03-88

APPLICATION NUMBER

63072531

APPLICANT: NEC CORP;

INVENTOR: TAKAHASHI MASANAGA;

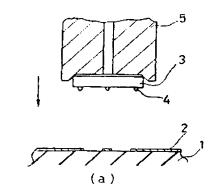
INT.CL.

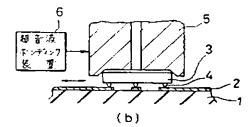
H01L 21/607 B01J 19/10 H01L 21/60

TITLE

METHOD OF BONDING

SEMICONDUCTOR PELLET





ABSTRACT :

PURPOSE: To eliminate the need for a heating reflow process and flux, and to facilitate automatic positional correction by forming a bump composed of a conductor to the bonding electrode of one of an insulating substrate and a semiconductor pellet and ultrasonic-bonding both the bonding electrode and the bump.

CONSTITUTION: A semiconductor pellet 3 is sucked under a vacuum by a collet 5 so that bumps 4 turn downward. The collet 5 is moved in the horizontal direction, and the semiconductor pellet 3 is shifted onto a section near a position to be bonded in an insulating substrate 1. The semiconductor pellet 3 is positioned completely, and the collet 5 is lowered with the semiconductor pellet 3 kept sucked under the vacuum. When a contact between the insulating substrate 1 and the semiconductor pellet 3 is detected by a touch sensor, the lowering of the collet 5 is stopped at the position of the pellet 3. Ultrasonic waves are applied to the collet 5 by an ultrasonic bonding device 6, and the semiconductor pellet 3 is vibrated in the direction parallel with a contact surface as shown in the arrow. Accordingly, the bumps 4 and a conductor pattern 2 are welded, thus completing their bonding.

COPYRIGHT: (C)1989,JPO&Japio

THIS PAGE BLANK (USPTO)

⑩ 日本国特許庁(JP)

⑩特許出願公開

#### 平1-244630 ⑫ 公 開 特 許 公 報(A)

®Int. Cl. ⁴

識別記号

庁内整理番号

❸公開 平成1年(1989)9月29日

21/607 19/10 H 01 L H 01 L 21/60

6918-5F

6865-4G

S-6918-5F審査請求 未請求 請求項の数 1 (全4頁)

半導体ペレットのポンディング方法 69発明の名称

> 顧 昭63-72531 ②特

頤 昭63(1988) 3月26日

正 長 明 者

東京都港区芝5丁目33番1号 日本電気株式会社内

東京都港区芝5丁目33番1号 日本電気株式会社 願人

四代 理 人 弁理士 藤巻 正憲

#### 1. 発明の名称

半導体ペレットのボンディング方法

### 2. 特許請求の範囲

(1) 半導体ペレットに設けられたポンディン グ電極と、この半導体ペレットを搭載する絶縁基 板に設けられたポンディング電極とのいずれかー 方に導体のバンアを形成し、前記両ポンディング 電極が重なるように前記半導体ペレットと前記絶 縁基板とを接触させると共に、この接触部を超音 波ポンディングにより溶着させることを特徴とす る半導体ペレットのポンディング方法。

### 3. 発明の詳細な説明

#### [産業上の利用分野]

本発明は絶縁基板上への半導体ペレットのポン ディング方法に関し、特にワイヤレスポンディン グ法を用いた半導体ペレットのポンディング方法 に関する.

# [従来の技術]

従来から、作業性及び信頼性に優れた各種のワ

イヤレスポンディング法が知られている。例えば フリップチップ方式は、半導体ペレットのポンデ ィング電極上にハンダパンプを形成し、セラミッ ク等の絶縁基板上の導体パターンに上記半導体ペ レットをフェイスダウンで圧接により仮付した後、 ハンダパンプを、例えば約350℃の炉内で加熱 リフローすることによりボンディングを行うもの である。

#### 【 発明が解決しようとする課題】

しかしながら、上述した従来のポンディング方 法では、圧接及び加熱リフローという異なる工程 を経なければならないため、非能率的であった。 また、従来のポンディング方法では、ハンダの接 続を確実にするため、基板に高粘度のフラックス を塗布した後、圧接による仮付けを行うため、電 極パターンが上記フラックスに覆われることによ り、電極パターンを認識しての半導体ペレットと、 絶縁基板との自動位置合わせが不可能になるとい う欠点があった。

本発明はかかる問題点に鑑みてなされたもので

-141-

#### 特開平1-244630(2)

あって、能率的であると共に、正確な自動位置補 正が可能な半導体ペレットのポンディング方法を 提供することを目的とする。

[課題を解決するための手段]

### [作用]

本発明によれば、半導ペレットと絶縁基板のうちの一方のボンディング電極に導体バンプを形成し、この導体バンプを介して両ボンディング電極が重なるように前記半導体ペレットと前記絶縁基

#### [実施例]

次に本発明の実施例について添付の図面を参照して説明する。

第1図は本発明の実施例に係るフェイスダウンボンディング方法を示す工程図、第2図(a)、(b)はその様子を示す縦断面図である。第2図において、ボンディングすべき絶縁基板1の上面には基板側電極を構成する導体パターン2が形成されている。また、これに対向する半導体ペレッ

ト 3 は、第 3 図にその裏面を示すように、裏面周囲に配置された各電極パッドに例えば金製のバンプ プ 4 が形成されたものとなっている。

次に、第1 図及び第2 図に基づき、絶縁基板1 に半導体ペレット3をボンディングする方法について説明する。先ず、コレット5 により半導体ペレット3をバンブ4 が下側にくるように真空吸着する(ステップ S 1 )。

次に、コレット 5 を水平方向に動かし、半導体ベレット 3 を絶縁基板 1 のボンディングすべき位置近傍の上に移動させる(ステップ S 2 : 第 2 図(a)の状態)。

続いて、絶縁基板1のパターンと半導体ペレット3のパターンとをCCDカメラを用いた自動認識装置(図示せず)により認識しながら両者の相対位置を自動位置補正する(ステップS3)。

位配合せが完了した後、半導体ペレット3を真空吸着したままコレット5を下降させる。そして、例えばタッチセンサー(図示せず)により絶縁基板1と半導体ペレット3との接触が検出された場

合に、その位置でコレット5の下降を停止する( ステップS4)。

このように、上記実施例によれば、従来のような加熱リフロー工程を必要としないので、能率的なボンディングが可能である。また、ボンディン

-142-

#### 特朗平1-244630(3)

グは超音波によるバンアイと導体パターン 2との溶着によってなされるので、フラックスが不要でそれに邪魔されることなく、導体パターンを C C Dカメラ等により明確に自動設識することができることから、正確な自動位置補正が可能になるという効果を奏する。

なお、本発明は上述した実施例に限定されるものではない。例えば、上記実施例では、半導体ペレット3に導体のパンプ4を形成したが、第5回に示すように、絶縁基板1側にパンプ4を形成するようにしても良い。

即ち、第1の実施例では、半導体ペレット3に バンプ4を形成しているため、ワイヤボンディング方式で一般に使われている半導体ペレットは利用することができなかったが、この第2の実施例によれば絶縁基板1側にバンプ4を設けることにより、半導体ペレット3には従来のアルミニウム電極7をそのまま利用できるという利点がある。

なお、第1の実施例及び第2の実施例のいずれ においても、絶縁基板1を150乃至300℃に

法の工程図、第2図(a)、(b)は同ポンディングの機子を示す継断面図、第3図は同ポンディング方法に使用される半導体ペレットの裏面を示す平面図、第4図は同ポンディング方法により製造された半導体装置の縦断面図、第5図は本発明の他の実施例に係るポンディング方法により製造された半導体装置の縦断面図である。

1 ; 絶禄基板、2 : 導体パターン、3 ; 半導体 ペレット、4 ; パンプ、5 : コレット、6 ; 超音 波ポンディング装置、7 : アルミニウム電極

出願人 日本電気株式会社 代理人 弁理士 廢卷正憲

加熱しながらポンディングすれば、更にポンディング性を向上させることが可能である。

また、バンアの材質としては、金の他、電子装置の用途に応じて銀、銅、アルミニウム等を始め とする他の導体を用いても良いことはいうまでも ない

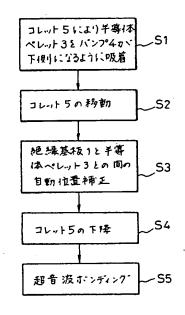
#### [発明の効果]

以上説明したように本発明は、絶縁基板と半導体ペレットのうちの一方のボンディング電極に導体のバンプを形成し、両者を超音波ボンディングするから、加熱リフロー工程を必要とせず、かつフラックスが不要で自動位置補正が容易であると共に能率が良いボンディング方法を提供できる。

また、本発明によれば、超音波ボンディングの 方向は、バンプと導体パターンとの接触面に平行 な方向であればどのような方向でも良く、ボンディングの方向性に対する制約が少ないという利点 も有する。

#### 4. 図面の簡単な説明

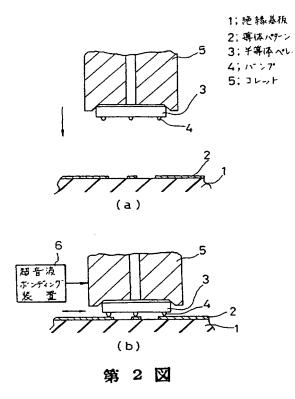
第1図は本発明の実施例に係るボンディング方



第 1 図

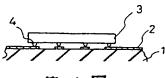
-143-

# 特開平1-244630(4)



1: 絶縁基板
2: 導体パターン
3: 午導体ペレルト
4: バンフ\*
7: アルミ電極

第 3 図



第 4 図

